

## Lattice CrossLink™ – Design ohne Kompromisse

### Programmable ASSP (pASSP™) Interface Bridges

Lattice Semiconductor hat mit CrossLink™ das erste pASSP™ (Programmable Application Specific Standard Product) ent CrossLink™ ist eine kostenünstige Video-Interface-Bridge, die neue Rekorde für Band Energie und Kompaktheit aufstellt. Die CrossLink-Interface-Bridge unterstützt führende Prototypen für mobile Bildsensoren und Displays für Anwendungen unterschiedlichster Art, von Virtual-Reality- (VR) Headsets über Drohnen und Spiegelreflexkameras bis hin zu Smartphones, Tablets und Wearables. Im September dieses Jahres stellte Lattice einen neuen Anwendungsfall für CrossLink vor, nämlich eine optische Verbindung für ADAS- (Advanced Driver Assistance Systems) Systeme und Infotainment-Anwendungen die außerdem die Lücke zwischen aufkommenden Bildsensor- und Videobildschirm-Schnittstellen einerseits und althergebrachten Automotive-Schnittstellen andererseits schließt. Mit der CrossLink-Lösung hat Lattice eine neue Produktklasse hervorgebracht, die die Vorteile von FPGAs - Flexibilität und schnelle Markteinführung neuer Produkte - mit der Leistungsfähigkeit und optischen Funktionalität eines ASSPs kombiniert und ein neues Zeitalter der IC-Technologie einläutet. Entwurf von Embedded-Video-Designs benötigt leistungsfähige, energieeffiziente und kompakte Interface-Bridges, die Konnektivitätslösungen und ihnen dabei größtmöglichen Gestaltungsspielraum beim Design bieten und Innovationen fördern. CrossLink erfüllt diese Anforderungen - die Bridge unterstützt MIPI D-PHY, MIPI CSI-2, MIPI DSI, CMOS, RGB, MIPI DPI, MIPI DBI, SubLVDS, SLVS, LVDS und OpenLDI.